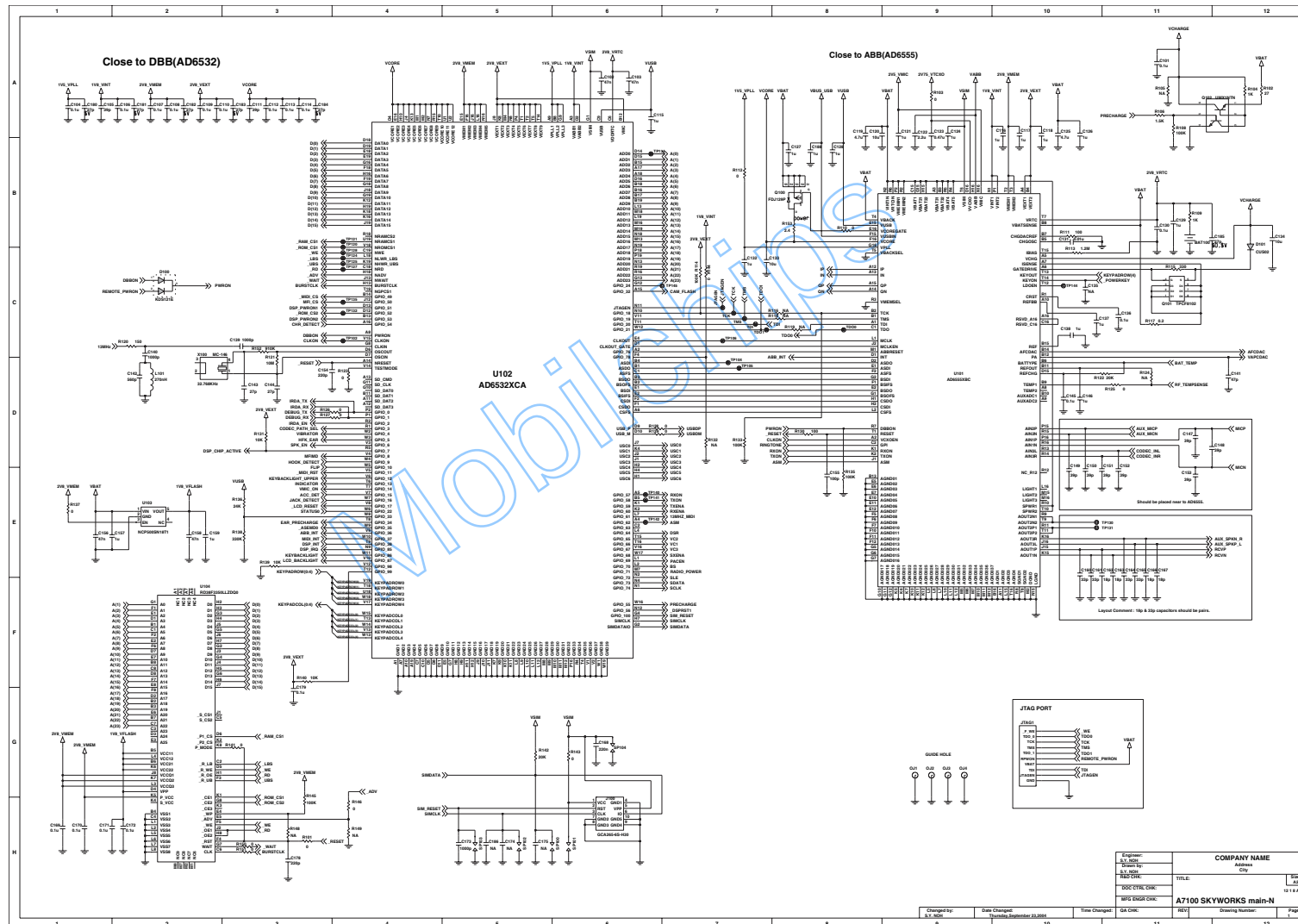


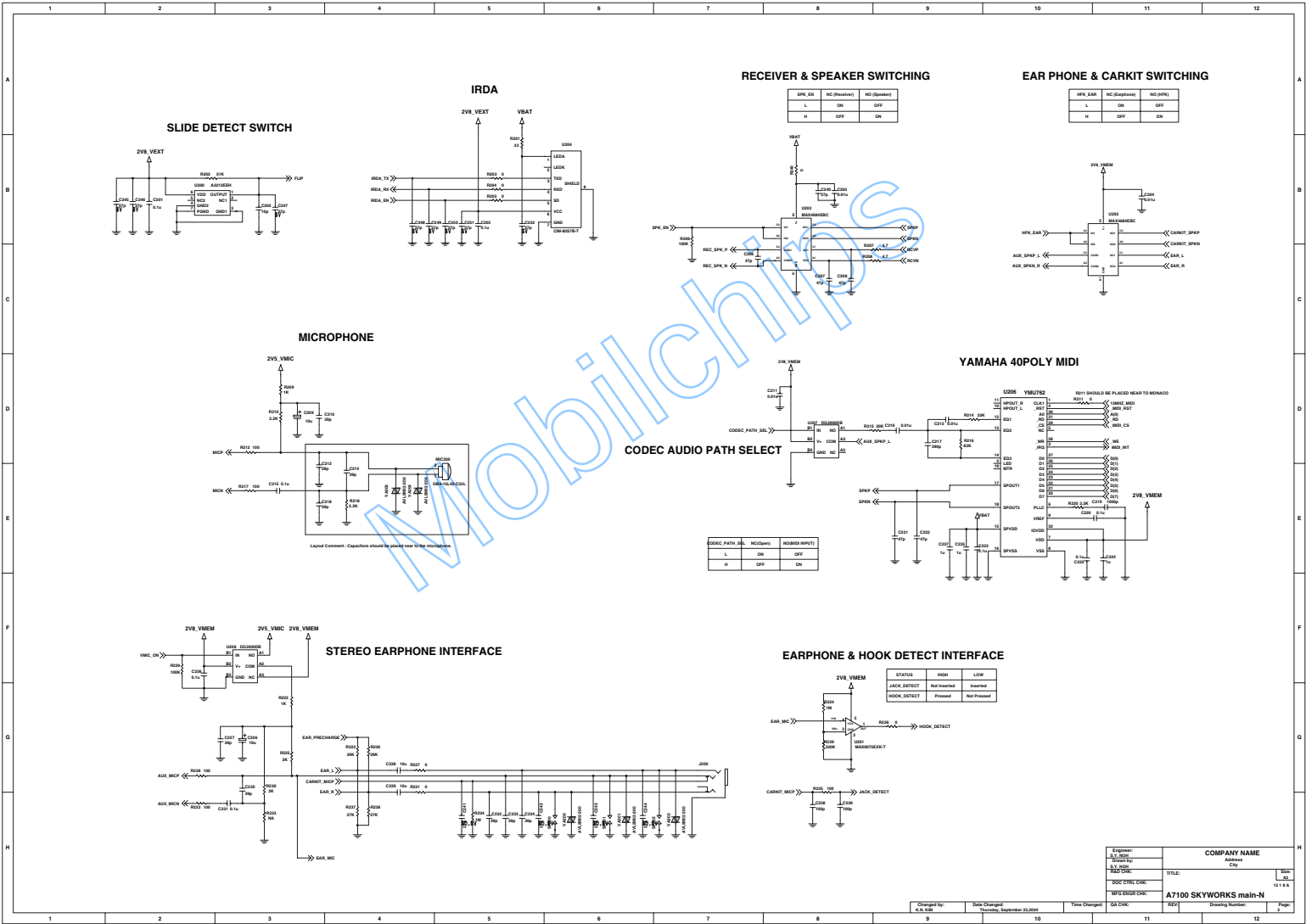
8. Принципиальная схема

8.1 Схема основной платы (Логика)



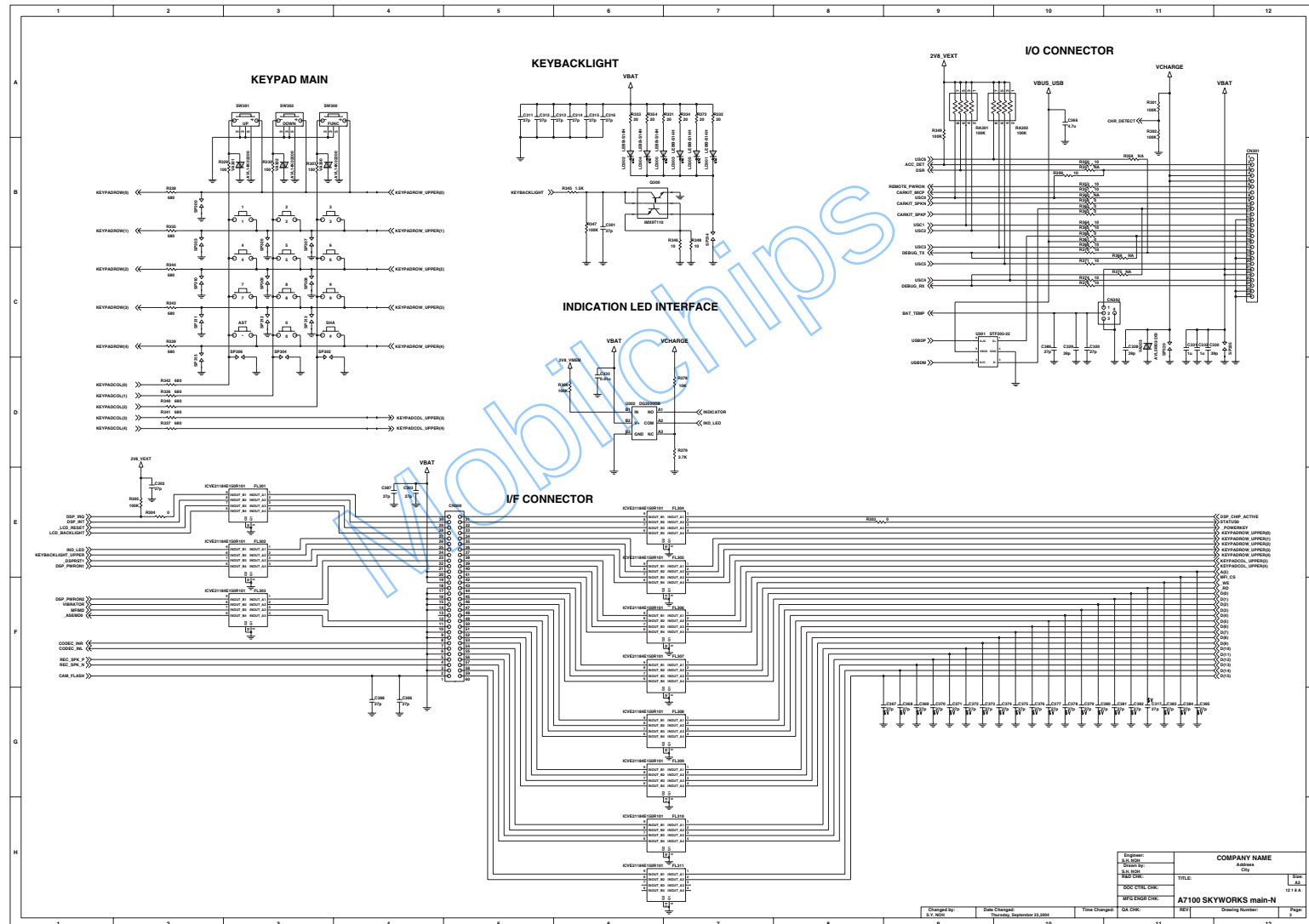
8. Принципиальная схема

8.2 Схема основной платы (Звуковая часть)



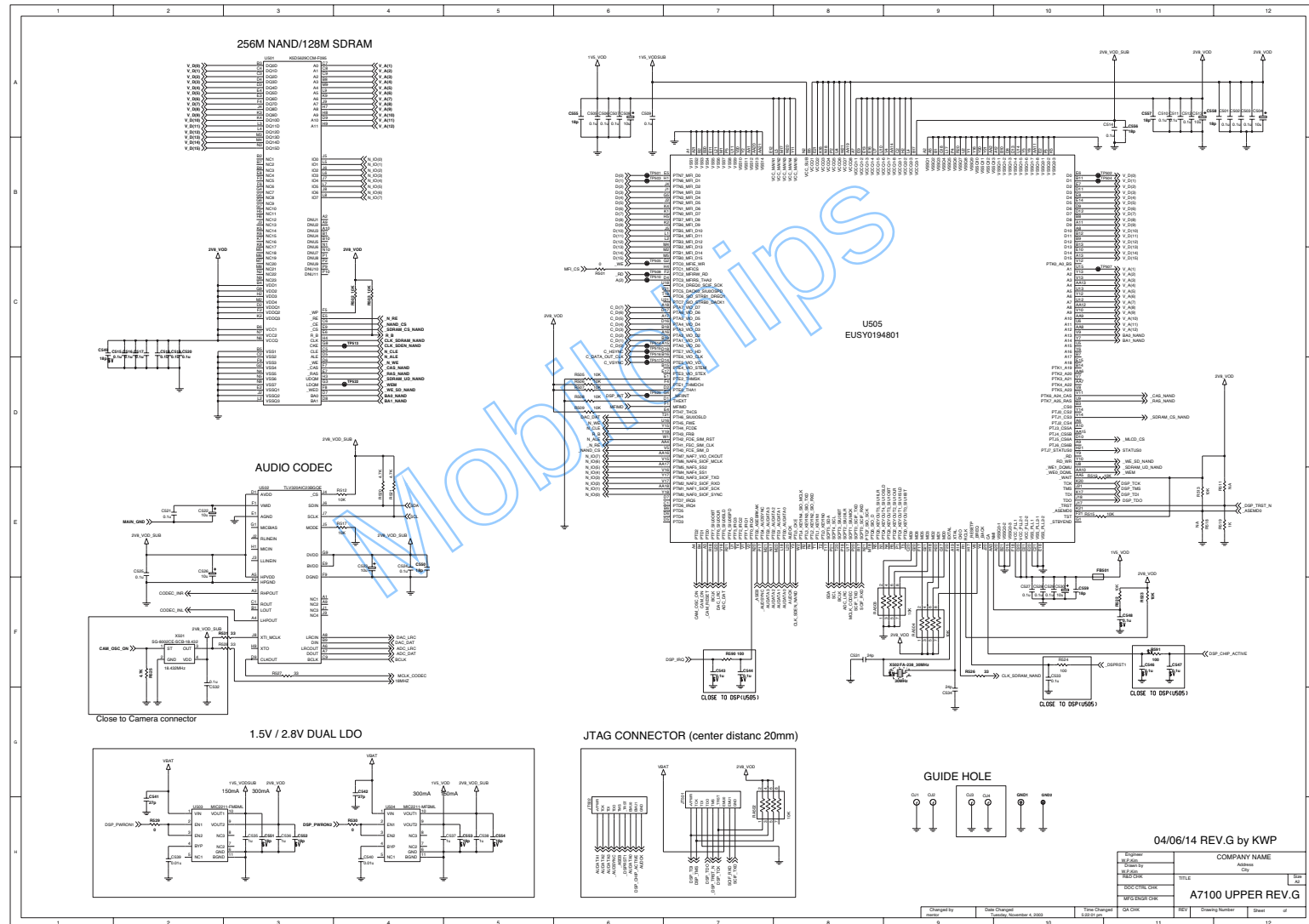
8. Принципиальная схема

8.3 Схема основной платы (Интерфейсы)



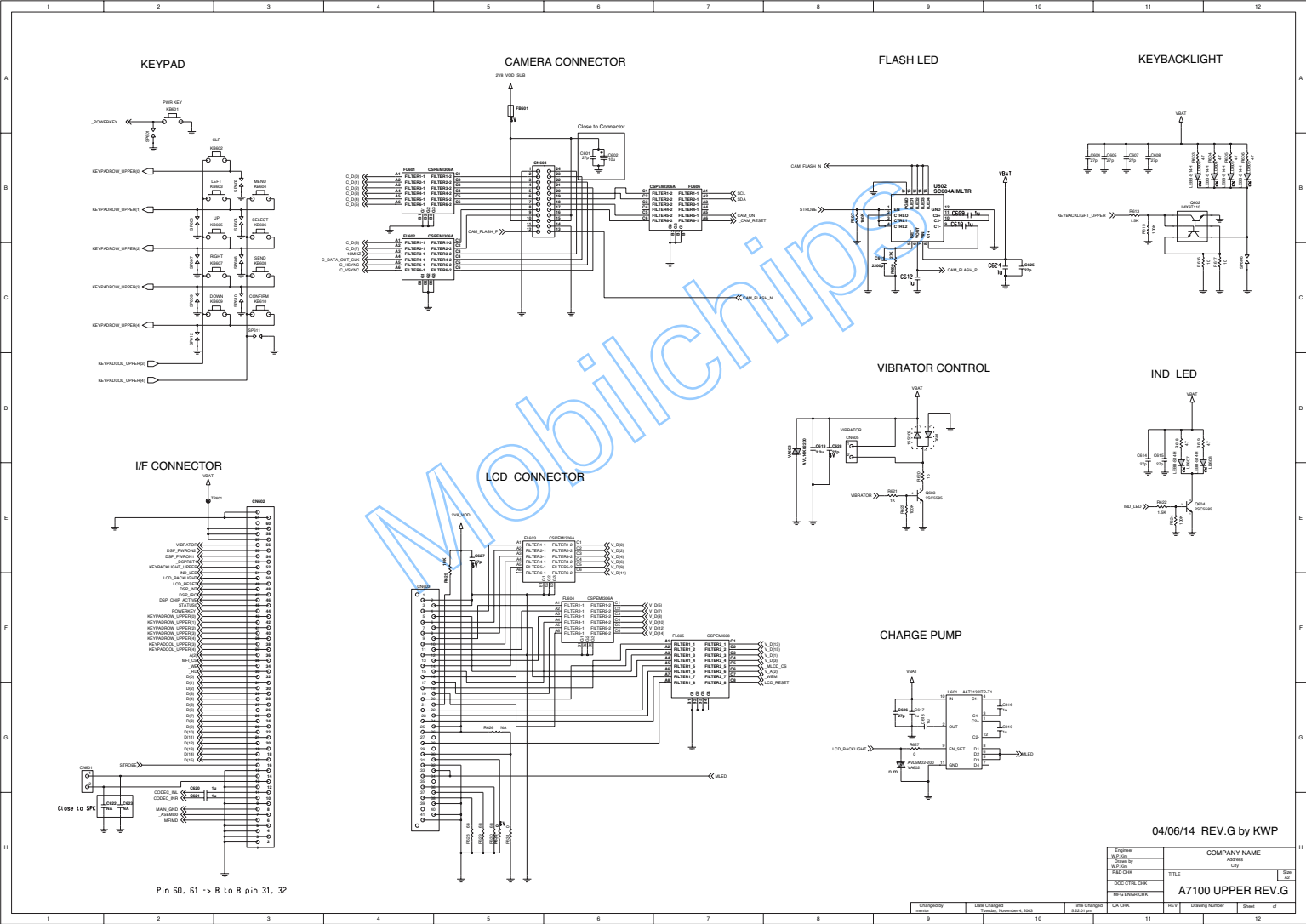
8. Принципиальная схема

8.5 Схема верхней платы (Логика и звуковая часть)



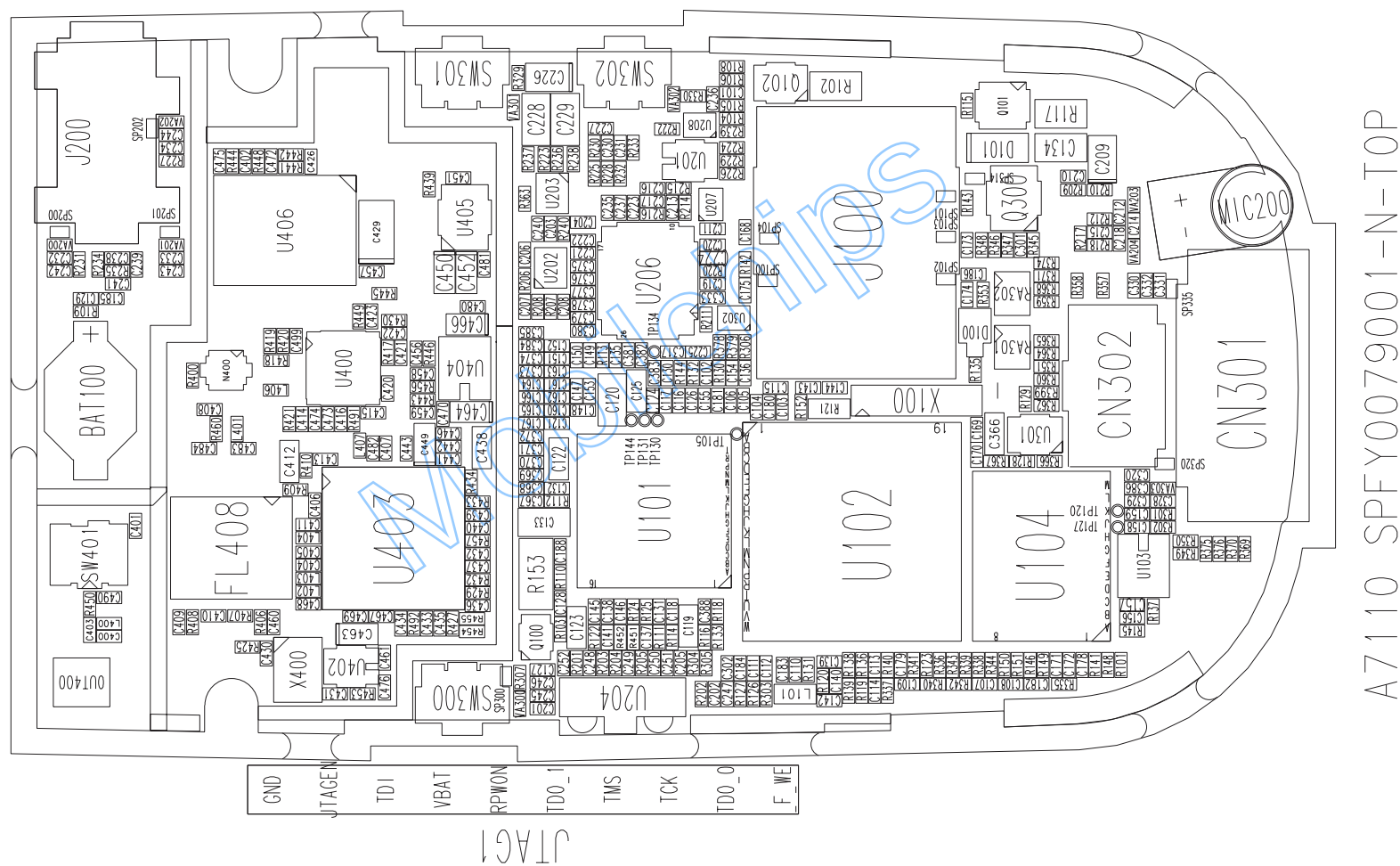
8. Принципиальная схема

8.6 Схема верхней платы (Интерфейсы)



9. Расположение элементов на печатной плате

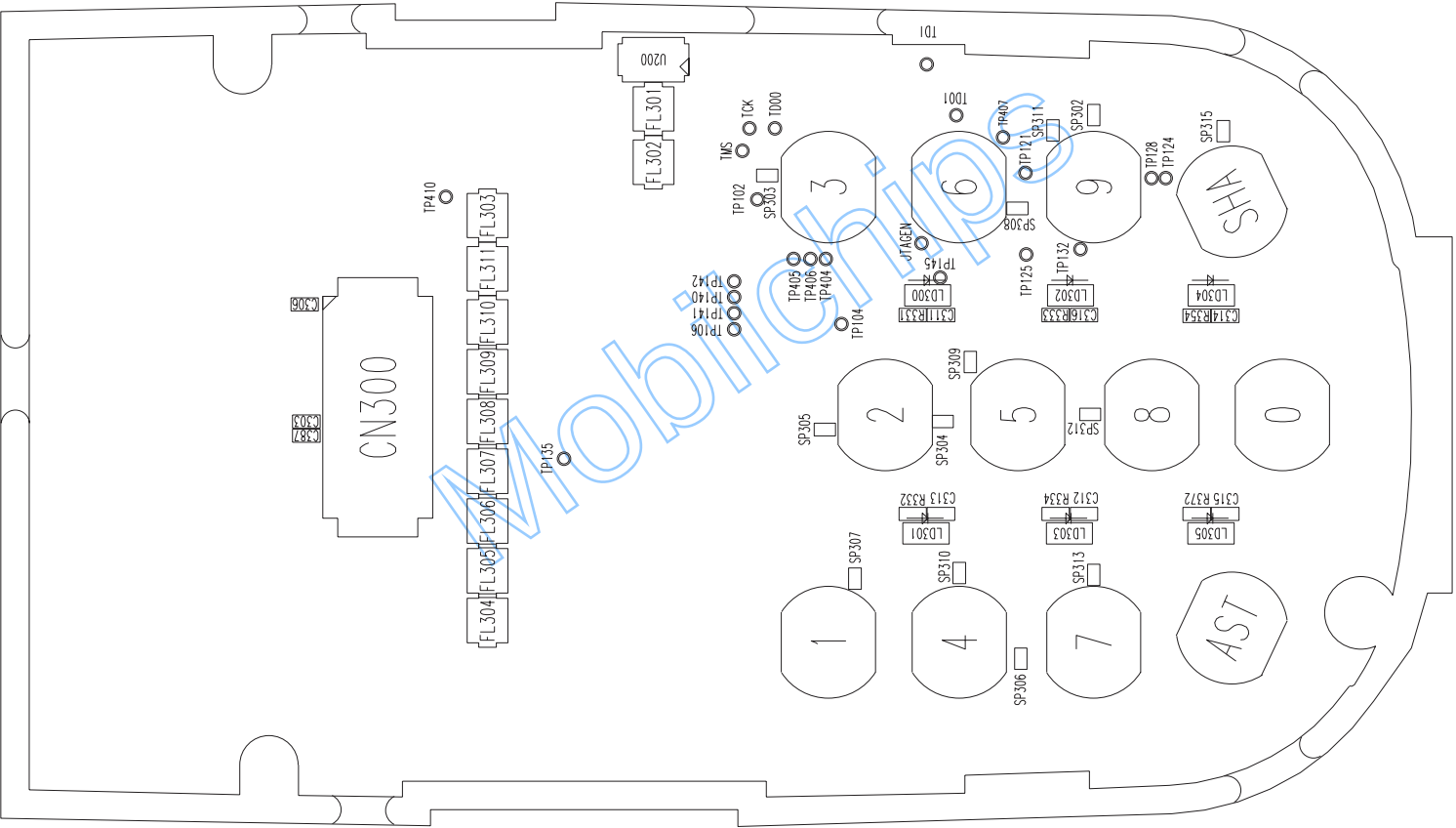
9.1 Основная плата (верхняя сторона платы)



A7110 SPFY0079001-N-TOP

9. Расположение элементов на печатной плате

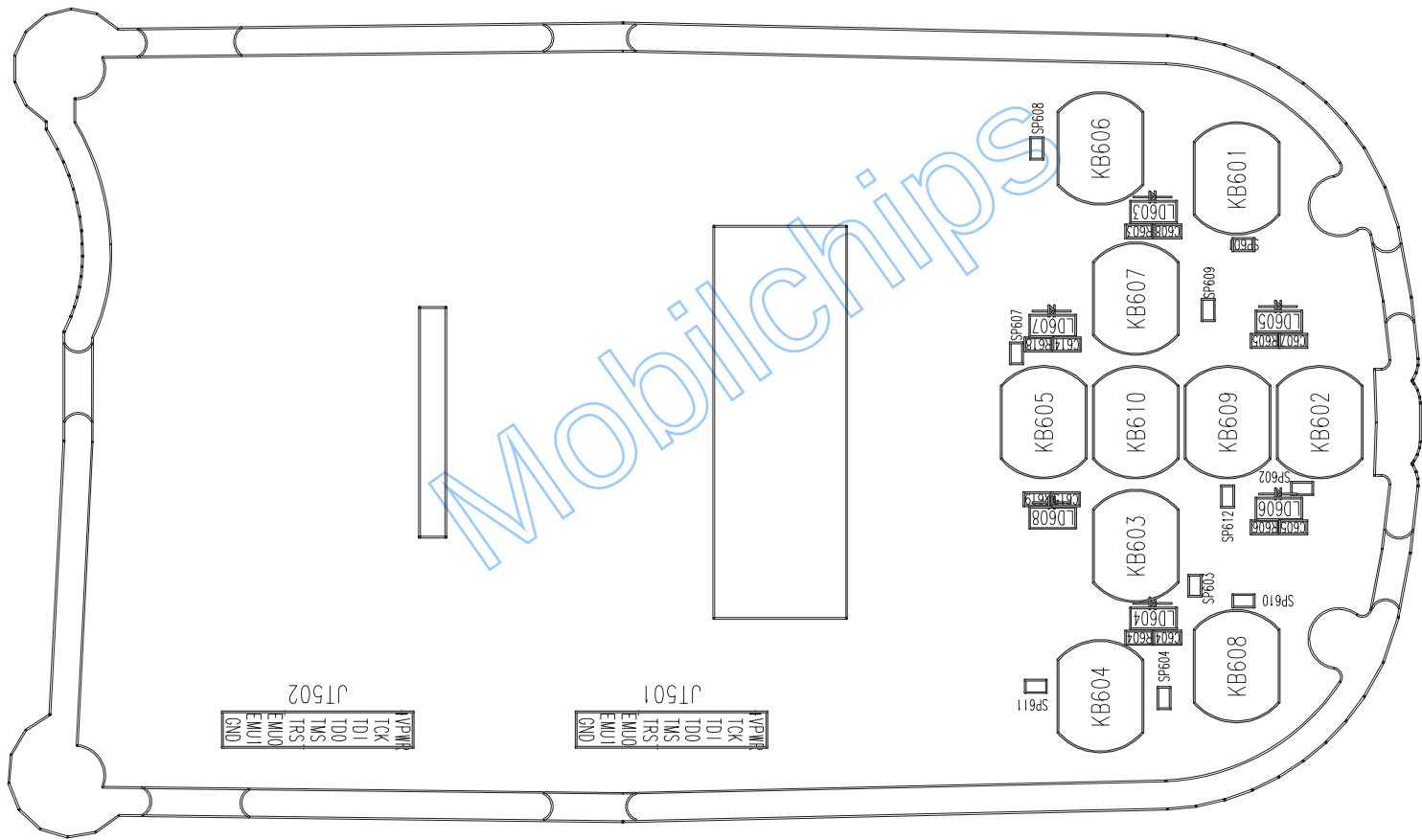
9.2 Основная плата (нижняя сторона платы)



A7110 SPFY0079001-N-BTM

9. Расположение элементов на печатной плате

9.4 Верхняя плата (нижняя сторона платы)



A7110-SPEY0027201-I2-BOTTOM